

# Method for making smart card or similar electronic device

Patent number: FR2761497

Publication date: 1998-10-02

Inventor: PATRICE PHILIPPE; BLANC RENE PAUL; FIDALGO  
JEAN CHRISTOPHE

Applicant: GEMPLUS CARD INT (FR)

Classification:

- international: G06K19/077

- european: G06K19/077K; G06K19/077T

Application number: FR19970004093 19970327

Priority number(s): FR19970004093 19970327

Also published as:

WO9844452 (A1)

EP0970438 (A1)

US6468835 (B1)

CA2283696 (A1)

EP0970438 (B1)

RU2196356 (C2)

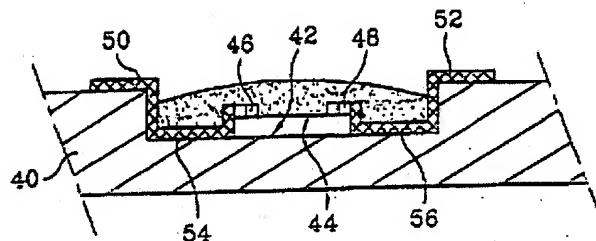
DE69820684T (T2)

DE69820684D (T2)

less <<

## Abstract of FR2761497

The invention concerns a method for making an electronic device, such as a smart card, comprising at least a microcircuit (44) embedded in a carrier medium (40) and comprising exit hubs (46, 48) connected to interface elements consisting of a terminal block (50, 52) and/or an antenna, characterised in that the connections (54) between the exit hubs (46, 48) and the interface elements are produced by depositing, by means of a syringe, a conductive substance with low viscosity which remains ductile after it has been applied. Advantageously, a polymer resin charged with conductive or intrinsically conductive particles is used.



Data supplied from the [esp@cenet](mailto:esp@cenet) database - Worldwide

(19) RÉPUBLIQUE FRANÇAISE  
INSTITUT NATIONAL  
DE LA PROPRIÉTÉ INDUSTRIELLE  
PARIS

(11) N° de publication  
(à n'utiliser que pour les  
commandes de reproduction)

2 761 497

(21) N° d'enregistrement national :

97 04093

(51) Int Cl<sup>6</sup> : G 06 K 19/077

(12)

## DEMANDE DE BREVET D'INVENTION

A1

(22) Date de dépôt : 27.03.97.

(30) Priorité :

(71) Demandeur(s) : GEMPLUS SOCIETE EN COMMAN-  
DITE PAR ACTIONS — FR.

(43) Date de mise à la disposition du public de la  
demande : 02.10.98 Bulletin 98/40.

(56) Liste des documents cités dans le rapport de  
recherche préliminaire : Se reporter à la fin du  
présent fascicule

(60) Références à d'autres documents nationaux  
apparentés :

(72) Inventeur(s) : PATRICE PHILIPPE, BLANC RENE  
PAUL et FIDALGO JEAN CHRISTOPHE.

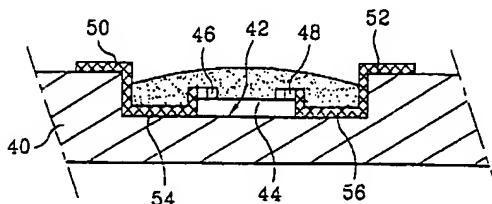
(73) Titulaire(s) :

(74) Mandataire(s) : GEMPLUS.

### (54) PROCEDE DE FABRICATION D'UNE CARTE A PUCE OU ANALOGUE.

(57) L'invention a pour objet un procédé de fabrication d'un dispositif électronique, tel qu'une carte à puce, comprenant au moins un microcircuit (44) qui est noyé dans une carte support (40) et qui comporte des plots de sortie (46, 48) reliés à des éléments d'interface constitués par un bornier (50, 52) et/ou une antenne, caractérisé en ce que l'on réalise les connexions (54,) entre les plots de sortie (46, 48) et les éléments d'interface par dépôt, au moyen d'une seringue ou analogue, d'une substance conductrice à faible viscosité qui reste souple après son application.

Avantageusement, on utilise une résine polymère chargée de particules conductrices ou intrinsèquement conductrices.



La présente invention concerne la fabrication de dispositifs électroniques comportant au moins un microcircuit qui est noyé dans une carte support et relié à des éléments d'interface constitués par un bornier et/ou une antenne, tels que les cartes à circuit(s) intégré(s) avec ou sans contact, aussi appelées cartes à puce.

L'invention s'applique aussi, en particulier, aux étiquettes électroniques qui sont utilisées pour l'identification de produits et que l'on peut assimiler à des cartes à puces sans contact .

La présente invention concerne plus particulièrement la réalisation des connexions entre le microcircuit et les éléments d'interface, tels que le bornier et/ou une antenne.

Il existe des cartes à puce à contact comportant un bornier d'interface, des cartes à puce sans contact comportant une antenne logée dans la carte support et des cartes hybrides ou combicards comportant un bornier d'interface et une antenne.

Il existe de nombreux procédés de fabrication des cartes à puce à contacts. La majorité de ces procédés est basée sur l'assemblage de la puce dans un sous-ensemble appelé micromodule qui est assemblé en utilisant des procédés traditionnels.

Un premier procédé, qui est illustré à la figure 1, comprend tout d'abord le collage de la puce ou microcircuit 20 ("die attach") qui consiste à coller une puce 20, provenant d'une plaquette tronçonnée par sciage, en disposant sa face active avec ses plots de sortie 22 vers le haut et en collant la face opposée sur une plaque support diélectrique 28 en utilisant une colle qui peut être conductrice, le collage étant réalisé sur un circuit imprimé ou sur un film.

On effectue ensuite le microcâblage ou soudage des connexions ("wire bonding") qui consiste à réaliser par des soudures la connexion des plots de sortie 22 de la puce 20 avec le bornier de contacts 24 de la plaque de circuit imprimé.

Enfin, on effectue un enrobage en boîtier ("potting") qui consiste à protéger la puce 20 et les fils de connexion soudés 26 en utilisant une résine 30 qui peut être, par exemple, à base de silicium ou de polyuréthane.

Dans une variante de ce procédé, qui est illustrée à la figure 2, on utilise un anneau métallique périphérique 32 pour rigidifier le micromodule autour de la résine 30.

5 Dans une autre variante de ce procédé ("flip-chip"), on utilise une puce à bosses ou protubérances ("bumps") que l'on place avec sa face active vers le bas, la connexion électrique étant assurée soit par des bosses métalliques ou en polymère, soit par un adhésif anisotrope.

10 Dans d'autres variantes, on utilise la technique du soudage sur bande ("tape automated bonding ou TAB"), illustré sur la figure 3, selon laquelle la puce 34 est collée au moyen d'une colle anisotrope 36 et les différents contacts du film 38 sont soudés par thermocompression sur la puce 34 qui comporte des bosses 39.

15 Il existe aussi des procédés de fabrication des cartes à puce à contacts n'utilisant pas de micromodule. Un premier procédé est basé sur l'utilisation de la sérigraphie pour former des contacts et assurer l'interconnexion de la puce.

20 Un autre procédé fait appel à une métallisation en trois dimensions du corps de la carte, suivie d'un report de la puce par une technologie classique (collage plus microcâblage) ou par la technique du "flip-chip" décrite ci-dessus.

25 Dans les procédés utilisant un micromodule, les coûts associés sont limités par le prix du film. De plus, il est souvent nécessaire, après l'opération d'encapsulation, de fraiser la résine pour réduire l'épaisseur de l'ensemble. Cette opération est difficile à réaliser car la résine est polymérisée et donc très rigide. Ce fraisage est la cause principale des rebuts de fabrication.

30 Dans le premier procédé sans micromodule décrit ci-dessus, ce dernier se trouve en surface et il est donc soumis aux contraintes extérieures, ce qui augmente fortement le coût associé. En ce qui concerne le deuxième procédé sans micromodule, le nombre d'étapes est important, ce qui en 35 augmente le coût.

Il n'est donc pas envisageable d'utiliser une telle technologie pour la fabrication de cartes à puce de grande taille.

Il existe deux grandes familles de procédés de fabrication des cartes à puce sans contact. La première utilise une antenne réalisée par bobinage qui est soit soudée à un micromodule contenant la puce, soit soudée directement à une puce comportant des bosses ("bumps"). Une telle technique ne peut être utilisée que pour des puces de fonctionnement simple.

La seconde famille fait appel à une antenne "à plat" qui, peut avoir la forme d'une spirale périphérique rectangulaire ou toute autre forme appropriée. Une telle antenne peut être réalisée par photogravure, découpe mécanique, impression au tampon (tampographie), impression par sérigraphie ou impression offset d'une encre conductrice. La puce est rapportée ensuite sur l'antenne au moyen de la technique "flip-chip" ou d'une technique classique.

Dans ces procédés de fabrication de cartes à puce sans contact, on utilise la fabrication de micromodules qui, comme indiqué ci-dessus, comporte de nombreuses étapes d'assemblage de la puce et implique un coût important, ou la technique "flip-chip" dont la cadence est limitée et le coût d'installation est particulièrement élevé.

En ce qui concerne les cartes à puce hybrides, leurs procédés combinent les inconvénients précités pour les cartes à puce à contacts et sans contact.

Le problème à la base de l'invention est de disposer d'un procédé de réalisation des connexions entre un microcircuit et les éléments d'interface, dans un dispositif électronique (tel qu'une carte à puce) comprenant au moins un microcircuit qui est noyé dans une carte support et qui comporte des plots de sortie reliés à des éléments d'interface constitués par un bornier et/ou une antenne qui ne présente pas les inconvénients précités et qui permet en particulier de réduire le coût et le pourcentage de rebuts de fabrication et cela sans réaliser des micromodules.

Le procédé selon l'invention est notamment remarquable en ce que l'on dépose, au moyen d'une seringue ou analogue, une goutte de substance conductrice à faible viscosité entre chaque plot de sortie et l'élément d'interface correspondant, ladite substance conductrice agissant par polymérisation,

comportant des charges conductrices et restant souple après sa polymérisation.

Ce procédé permet de supprimer la réalisation d'un micromodule et de réduire le nombre des étapes de fabrication.

5 De plus, on obtient des connexions souples alors que les connexions de type connu sont rigides ou semi-rigides et cela réduit fortement le taux de rebut à la fabrication.

Avantageusement, le bornier est aussi réalisé par dépôt de substance conductrice à faible viscosité.

10 Ceci permet de simplifier encore le procédé, la réalisation du bornier et de ses connexions se faisant en une seule opération.

Avantageusement, l'antenne est aussi réalisée par dépôt de substance conductrice à faible viscosité.

15 Ceci permet de simplifier la fabrication et d'augmenter les performances de l'antenne.

De préférence, la substance est une résine polymère chargée de particules conductrices ou intrinsèquement conductrices.

20 D'autres caractéristiques et avantages de l'invention apparaîtront à la lecture de la description détaillée qui suit pour la compréhension de laquelle on se reportera aux dessins annexés dans lesquels :

- la figure 1 est un schéma en section transversale qui  
25 illustre un procédé connu de fabrication de carte à puce à contact ;

- la figure 2 illustre une variante du procédé de la figure 1 ;  
- la figure 3 illustre une autre variante du procédé de la figure 1 ;

30 - la figure 4 illustre un premier mode de réalisation du procédé selon l'invention appliqué à la fabrication de cartes à puces à contacts ;

- la figure 5 illustre une variante du procédé de la figure 4 ;

35 - la figure 6 illustre un mode de réalisation appliqué à la fabrication de cartes à puces sans contact ;

- les figures 7 à 10 illustrent une variante du procédé de la figure 6 ;

- la figure 11 illustre un mode de réalisation appliqué à la fabrication de cartes à puces hybrides ; et

- les figures 12 et 13 illustrent un mode de réalisation appliqué à la fabrication d'étiquettes électroniques.

5 La figure 4 représente une carte à puce à contacts fabriquée conformément à un procédé selon l'invention.

Dans une première étape, on réalise un corps de carte 40 comportant une cavité 42 qui peut être réalisée par moulage par injection ou par colamination de feuilles thermoplastiques suivie 10 d'un usinage de la cavité.

Dans une deuxième étape, on met la puce 44 dans la cavité avec sa face active, en particulier ses plots de sortie 46 et 48, vers le haut et on la fixe par exemple par collage. On peut aussi procéder à un chauffage local de la cavité puis à une mise 15 en place de la puce dans la matière thermoplastique ainsi fondu. Il n'est pas nécessaire que la face active de la puce soit au même niveau que le fond de la cavité.

Dans une troisième étape, on réalise le bornier de contacts et les connexions avec les plots de sortie 46 et 48 en déposant 20 une substance conductrice à faible viscosité, par exemple une résine polymère chargée de particules conductrices ou intrinsèquement conductrices, par une technique dite de "dispense" selon laquelle on applique une substance liquide ou de faible viscosité au moyen d'une seringue ou analogue à débit 25 et ouverture commandés.

Cette opération de dépôt, appelée dans la suite dispense, est réalisée par exemple au moyen d'une installation commercialisée sous la dénomination CAM/ALOT par la société américaine Camelot Systems Inc. et utilisée pour la réalisation en 30 ligne de circuits électroniques. Les paramètres de déplacement et d'ouverture de la seringue sont commandés par un programme informatique.

On réalise ainsi des dépôts de résine conductrice qui constituent les contacts 50 et 52 du bornier d'interface de la carte à puce et les connexions 54 et 56 entre ces contacts 50 et 35 52 et les plots de sortie 46 et 48 de la puce. L'épaisseur de ces dépôts peut être beaucoup plus élevée que par un procédé de

sérigraphie; ce qui permet d'obtenir des sections plus importantes et donc de faibles résistances de contact.

Avantageusement, les plots de sortie 46 et 48 comportent une métallisation inoxydable, par exemple en nickel, titane ou 5 tungstène.

On peut aussi munir ces plots de bosses (bumps) de manière à améliorer le contact électrique.

Pour corriger les erreurs de positionnement de la puce, on peut prévoir une régulation utilisant une image de la puce fournie 10 par un système de vision assisté par ordinateur (VAO).

On choisit, de préférence, des résines dont la température d'activation est inférieure à la température de ramollissement de la matière thermoplastique du corps de la carte.

La figure 5 illustre une variante du procédé précité dans 15 laquelle on réalise une cavité à deux niveaux, c'est-à-dire une cavité 58 présentant un évidement 60 dans son fond. Les dimensions de cet évidement sont suffisantes pour recevoir la puce 44 et sa profondeur est sensiblement égale à l'épaisseur de la puce de telle sorte que la face active de celle-ci se trouve au 20 niveau du fond 62 de la cavité 58. Grâce à cette disposition, on évite un deuxième changement de pente des cordons de résine dans la cavité, ce qui facilite le contact de la résine conductrice avec les plots de sortie 46 et 48.

Dans une quatrième et dernière étape, on réaliser une 25 encapsulation (potting) qui, consiste à protéger la puce en utilisant une résine, par exemple à base de silicium ou de polyuréthane.

La figure 6 représente une carte à puce sans contact fabriquée conformément à un procédé selon l'invention. Elle 30 comporte une antenne "à plat" constituée par une piste ayant, par exemple, la forme d'une spirale rectangulaire disposée à la périphérie de la carte comme représenté sur la figure 9.

Dans une première étape, on effectue un collage d'une puce 64 avec sa face active vers le haut à l'endroit choisi pour la 35 connexion en utilisant un procédé et un équipement classique de "die attach" en utilisant une colle 66 permettant un collage sur un circuit imprimé ou un film. On choisit une colle compatible avec la température maximale d'utilisation du support de l'antenne, par

exemple un adhésif réticulant sous l'effet d'une exposition à un rayonnement ultraviolet. La cadence de cette opération de collage peut être particulièrement élevée, par exemple cinq à six mille pièces à l'heure avec une seule tête. On s'attachera à 5 obtenir un congé de colle parfaitement maîtrisé dans la zone du périmètre de la puce située en regard des plages de connexion 68 et 70 de l'antenne.

Dans une deuxième étape, on réalise des connexions électriques 72 et 74 en résine conductrice entre les plots de 10 sortie 76 et 78 de la puce 80 et les plages de connexion 68 et 70 de l'antenne.

Cette deuxième étape peut aussi être réalisée avec la même cadence élevée de l'étape de collage de la puce. Ces deux étapes peuvent être réalisées sur un même équipement.

15 Selon une première variante, l'antenne à plat est réalisée par une technique de "dispense" et le collage de la puce est effectué par la technique de "flip chip" décrite ci-dessus.

20 Selon une autre variante illustrée sur les figures 7 à 10, on fixe d'abord la puce et on réalise l'antenne par une technique de "dispense" en passant sur la face active de la puce.

25 Dans une première étape (figure 7), on dépose par dispense un adhésif isolant 82, par exemple de type époxy, sur un support 84, par exemple en polychlorure de vinyle ou en polyéthylène, à l'endroit où on posera ensuite une puce munie de bosses de contact.

On pourrait ainsi utiliser des adhésifs destinés à la technique de "die attach" adaptés au support.

30 Dans une deuxième étape (figure 8), on place une puce 86 avec sa face active vers le haut sur l'adhésif 82 pour réaliser un collage de type "die attach". L'intérêt des bosses de contact est d'améliorer le contact électrique entre les plots de sortie 88 et 90 de la puce et l'antenne. On procédera éventuellement à une isolation des plots de sortie non fonctionnels en déposant un vernis diélectrique.

35 Dans une troisième étape (figure 9), on réalise l'antenne 92 par une technique de dispense d'une substance conductrice, par exemple une encre ou une colle, avec déplacement de la

seringue en utilisant par exemple l'équipement CAM/ALOT cité ci-dessus.

On voit sur la figure 10 que les extrémités 94 et 96 de la spirale rectangulaire constituant l'antenne 92 recouvrent, 5 respectivement, les plots de contacts 88 et 90 de la puce 86.

Dans une dernière et quatrième étape, on réalise une opération de colamination pour terminer la carte.

La figure 11 représente une carte à puce hybride fabriquée conformément à un procédé selon l'invention. Dans ce cas, on 10 combine deux procédés précédemment décrits.

Dans une première étape, on réalise un corps de carte 98 comportant une antenne incorporée 99 comportant deux plots de contact 101 et 103. Dans une deuxième étape, on réalise une cavité 100 dans le corps de la carte. Dans une troisième étape, 15 on fixe la puce 102 avec sa face active et ses plots de sortie 104, qui comportent de préférence une métallisation inoxydable, dans la cavité, par exemple par collage.

Dans une quatrième étape, on réalise le bornier de contacts 106 et ses connexions 108 avec les plots de sortie 104 de la puce et les connexions 105 des plots de contact 101 et 103 de l'antenne avec les plots de sortie 104 en déposant une résine conductrice 105 par une technique de dispense. Les plots 104 peuvent comporter des bosses de contact.

Les erreurs de positionnement angulaire de la puce 102 25 peuvent être corrigées comme décrit ci-dessus en utilisant un équipement de vision assistée par ordinateur.

Dans une cinquième et dernière étape, on réalise l'encapsulation de la puce.

L'invention s'applique à la fabrication de tous les dispositifs 30 électroniques comprenant au moins un microcircuit qui est noyé dans une carte support et qui comporte des plots de sortie reliés à des éléments d'interface constitués par un bornier et/ou une antenne. En particulier, l'invention permet de fabriquer des étiquettes électroniques comme représenté sur les figures 12 et 35 13.

Un support 110 comporte une cavité 112 dans le fond de laquelle est réalisée une antenne 114. On y fixe ensuite un microcircuit 116 avec ses plots de sortie 118 vers le haut. On

applique une résine conductrice 120 par une technique de dispense pour réaliser les connexions entre l'antenne 114 et les plots de sortie 118 de la puce. On réalise ensuite une encapsulation avec une résine isolante 122.

5       On voit que l'invention permet de supprimer la réalisation d'un micromodule et, en particulier l'opération de fraisage. Il en résulte de plus que le taux de rebuts de fabrication est très fortement réduit.

10      Par ailleurs, le nombre des étapes est réduit, ce qui simplifie fortement la fabrication et entraîne une diminution importante prix de revient. Cet effet est encore accru par le fait que certaines opérations de collage de la puce et de réalisation des connexions peuvent être réalisées avec le même équipement.

15      L'invention n'utilise pas d'équipements coûteux, ce qui réduit les coûts de fabrication.

20      La réalisation de l'antenne par la technique de dispense permet d'obtenir une surface maximale et, par suite, d'augmenter les performances de l'antenne par rapport aux antennes bobinées incorporées classiques.

25      L'invention permet de fabriquer, de manière simple et peu coûteuse des cartes complexes et de grandes dimensions.

30      La réalisation des connexions par la technique de "dispense" d'une substance qui reste souple après son activation permet de diminuer la rigidité et d'augmenter considérablement la résistance à la flexion-torsion des cartes à puce. Ainsi, les cartes à puce fabriqués conformément à l'invention ont une tenue aux contraintes qui est beaucoup plus élevée que celle imposée par les normes actuelles.

35      L'invention permet d'obtenir, avec un très faible taux de rebut comme on l'a indiqué plus haut, des cadences de fabrication élevées, par exemple de l'ordre de 4000 cartes à puce à l'heure.

## REVENDICATIONS

1. Procédé de fabrication d'un dispositif électronique, tel qu'une carte à puce, comprenant au moins un microcircuit (20 ; 5 44 ; 80 ; 86 ; 102) qui est noyé dans une carte support (24 ; 40 ; 84 ; 98) et qui comporte des plots de sortie (22 ; 36 ; 46, 48 ; 76, 78 ; 88, 90 ; 104) reliés à des éléments d'interface constitués par un bornier (28 ; 50, 52 ; 106) et/ou une antenne (70 ; 92 ; 99 ; 103), caractérisé en ce que l'on réalise les connexions (54, 56 ; 10 72, 74 ; 105 ; 108) entre les plots de sortie (46, 48 ; 76, 78 ; 88, 90 ; 104) et les éléments d'interface par dépôt, au moyen d'une seringue ou analogue, d'une substance conductrice à faible viscosité qui reste souple après son application.
2. Procédé selon la revendication 1, caractérisé en ce que 15 le bornier (106) est aussi réalisé par dépôt de substance conductrice à faible viscosité.
3. Procédé selon la revendication 1, caractérisé en ce qu'une antenne (92) est aussi réalisée par dépôt de substance conductrice à faible viscosité.
- 20 4. Procédé selon l'une quelconque des revendications 1 à 3, caractérisé en ce que la substance est une résine polymère chargée de particules conductrices.
5. Procédé selon l'une quelconque des revendications 1 à 25 3, caractérisé en ce que la substance est une résine polymère chargée de particules intrinsèquement conductrices.
6. Procédé selon l'une quelconque des revendications 1 à 5, caractérisé en ce que le dépôt de substance conductrice à faible viscosité est réalisé avec un déplacement relatif du dispositif électronique et de la seringue.
- 30 7. Procédé selon la revendication 6, caractérisé en ce que le déplacement est commandé par programme informatique.
8. Procédé selon la revendication 7, caractérisé en ce que l'on effectue une correction de position en réalisant une saisie d'image par un système de visualisation assistée par ordinateur.
- 35 9. Procédé selon la revendication 4, caractérisé en ce que la température d'activation de la substance est inférieure à la température de ramollissement de la matière thermoplastique constituant le corps de la carte.

10. Procédé selon l'une quelconque des revendications 1 à 9, caractérisé en ce que les plots de sortie comportent une métallisation inoxydable.

11. Procédé selon la revendication 2, caractérisé en ce que le dispositif 5 est une carte à puce à contacts, en ce que l'on réalise un corps de carte (40) comportant une cavité (42), en ce que l'on fixe le microcircuit (44) avec sa face active vers le haut dans la cavité (42), en ce que l'on réalise le bornier (50, 52) et les connexions (54, 56) par dépôt de substance conductrice et en ce que l'on réalise une encapsulation du microcircuit.

10 12. Procédé de fabrication d'une carte à puce à contacts selon la revendication 11, caractérisé en ce que le microcircuit comporte des bosses de contact.

15 13. Procédé de fabrication d'une carte à puce à contacts selon la revendication 11, caractérisé en ce que la cavité (58) présente un évidement (60) dans son fond (62) destiné à recevoir le microcircuit (44).

14. Procédé selon la revendication 1, caractérisé en ce que le dispositif est une carte à puce sans contact ou une étiquette électronique, en ce que l'on réalise une antenne à plat, en ce que l'on fixe le microcircuit (64) sur la carte avec sa face active vers le haut, et en ce que l'on réalise les connexions (72, 20 74) entre les plots de sortie (76, 78) du microcircuit et les plots (68, 70) de l'antenne par dépôt d'une substance conductrice à faible viscosité.

15. Procédé selon la revendication 3, caractérisé en ce que le dispositif est une carte à puce sans contact, ou une étiquette électronique, en ce que l'on réalise une antenne à plat (92) par dépôt d'une substance conductrice à faible viscosité, en ce que l'on réalise des bosses de contact sur le microcircuit et en ce que l'on fixe le microcircuit avec sa face active vers le bas.

16. Procédé selon la revendication 3, caractérisé en ce que le dispositif est une carte à puce sans contact ou une étiquette électronique, en ce que l'on dépose, au moyen d'une seringue ou analogue, un adhésif isolant (82) sur un support (84), en ce que l'on colle le microcircuit (86) avec sa face active vers le haut, en ce que l'on réalise une antenne à plat (92) directement sur le

microcircuit (86) par dépôt d'une substance conductrice à faible viscosité, et en ce que l'on réalise une opération finale de colamination.

17. Procédé selon la revendication 2, caractérisé en ce que le dispositif est une carte à puce hybride, en ce que l'on réalise un corps de carte (98) 5 comportant une antenne incorporée (99), en ce que l'on réalise une cavité (100) dans le corps de carte (98), en ce que l'on fixe le microcircuit (102) avec sa face active vers le haut dans la cavité, en ce que l'on réalise le bornier (106) et ses connexions (108) par dépôt d'une substance conductrice à faible viscosité et en ce que l'on réalise une encapsulation.

10 18. Procédé de fabrication d'une carte à puce hybride selon la revendication 17, caractérisé en ce que le microcircuit comporte des bosses de contact.

19. Procédé de fabrication d'une carte à puce hybride selon la revendication 17, caractérisé en ce que le dépôt d'une substance conductrice à 15 faible viscosité est réalisé en corrigeant les erreurs de positionnement angulaire du microcircuit au moyen d'un système de vision assisté par ordinateur.

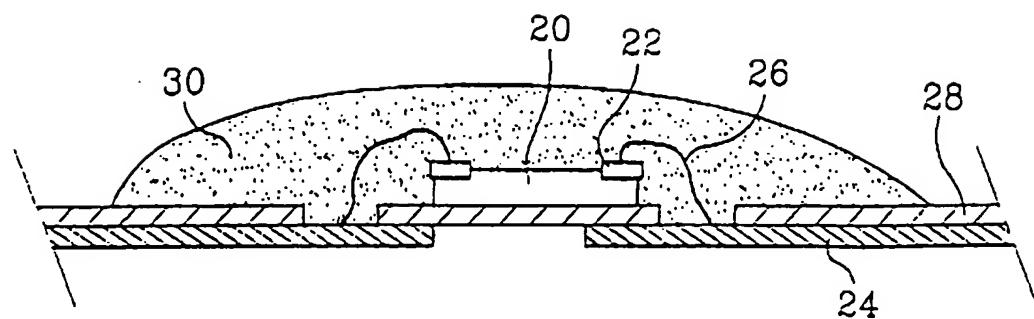


FIG.1

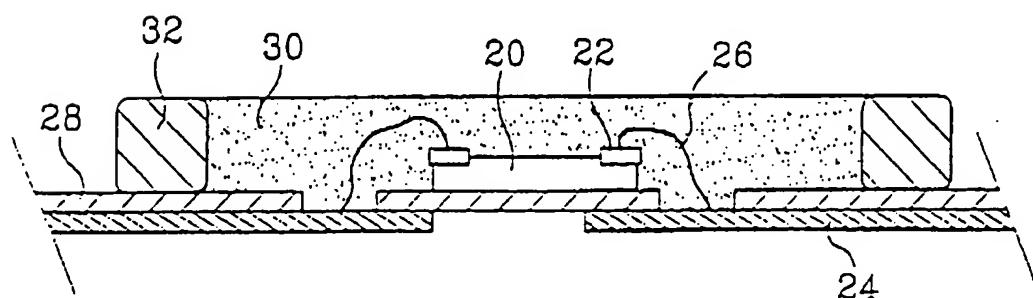


FIG.2

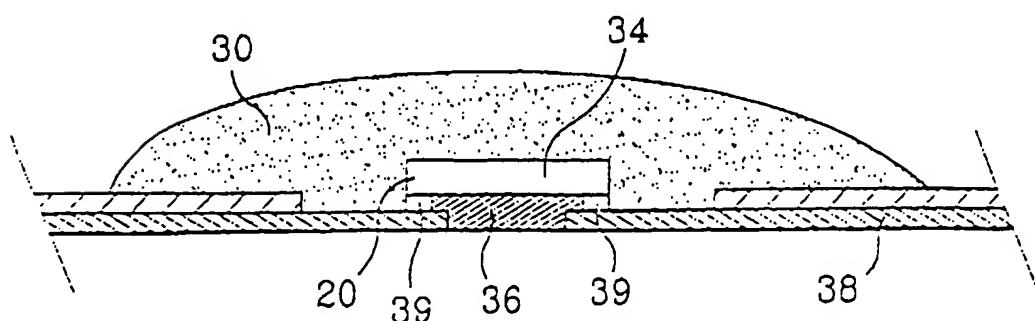


FIG.3

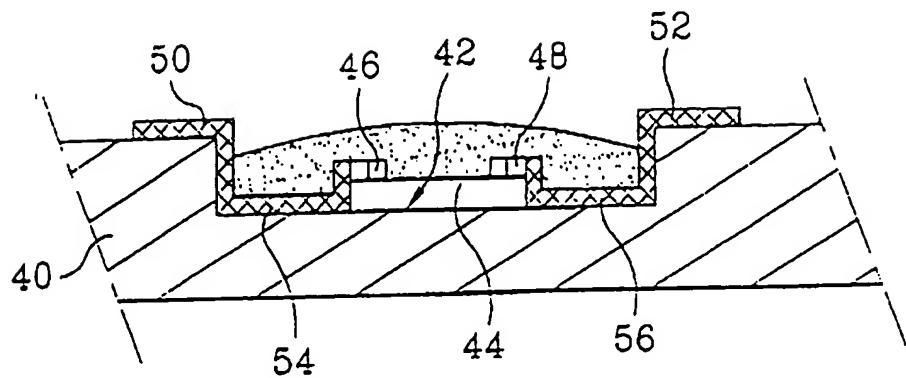


FIG.4

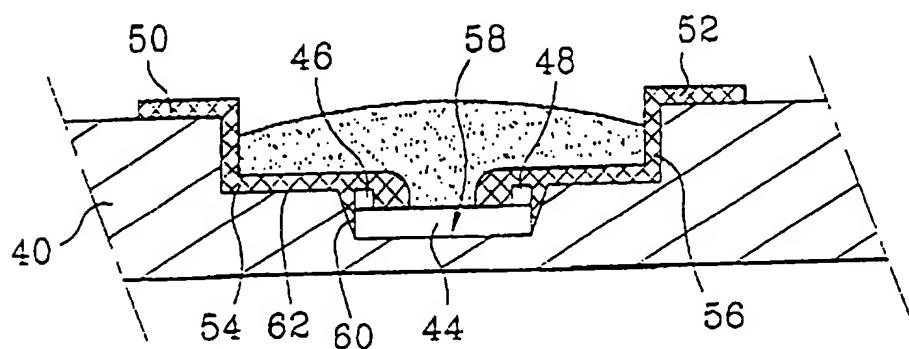


FIG.5

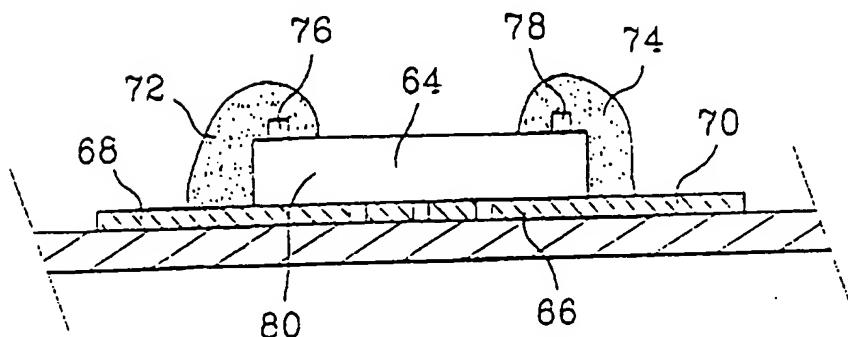


FIG.6

3/4

FIG.7

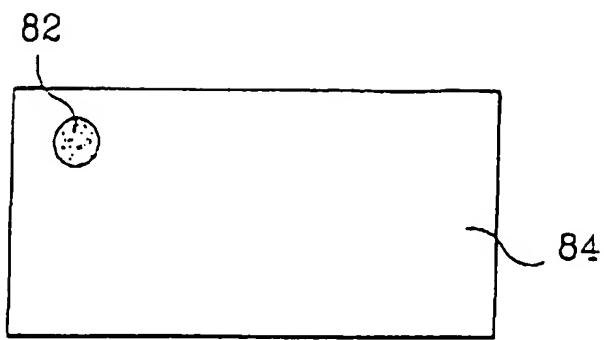


FIG.8

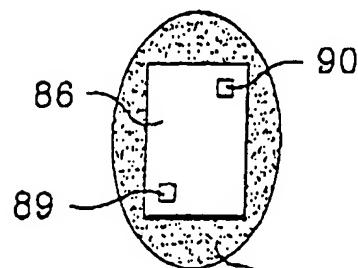


FIG.9

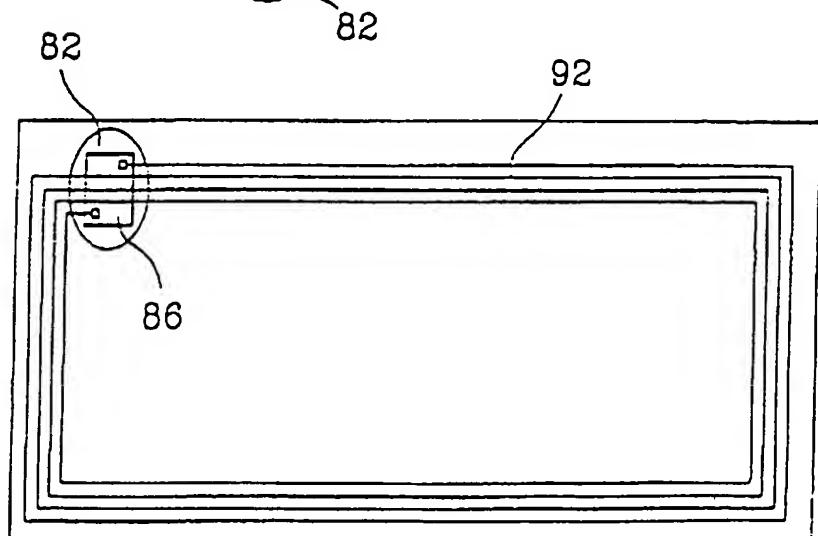
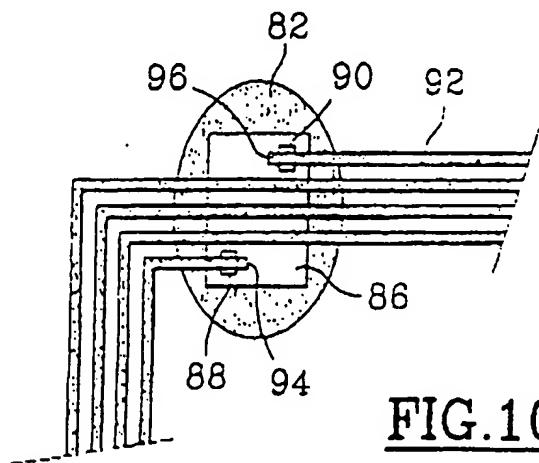
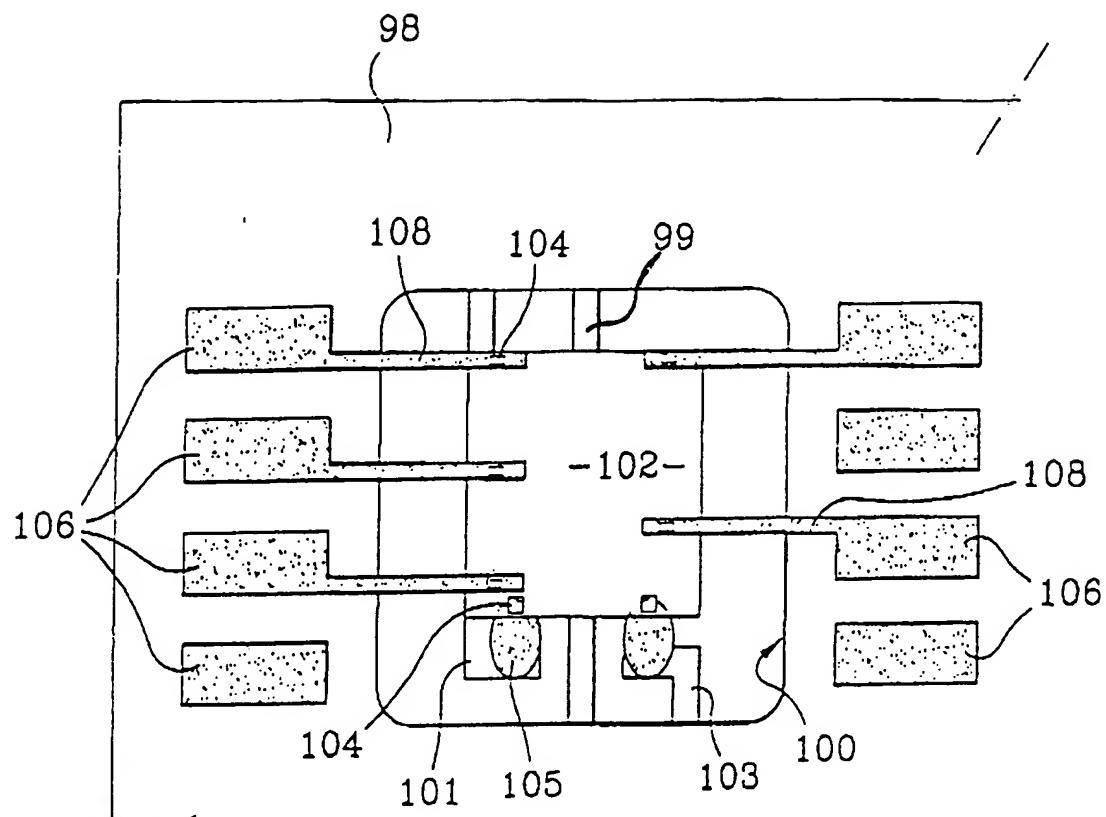
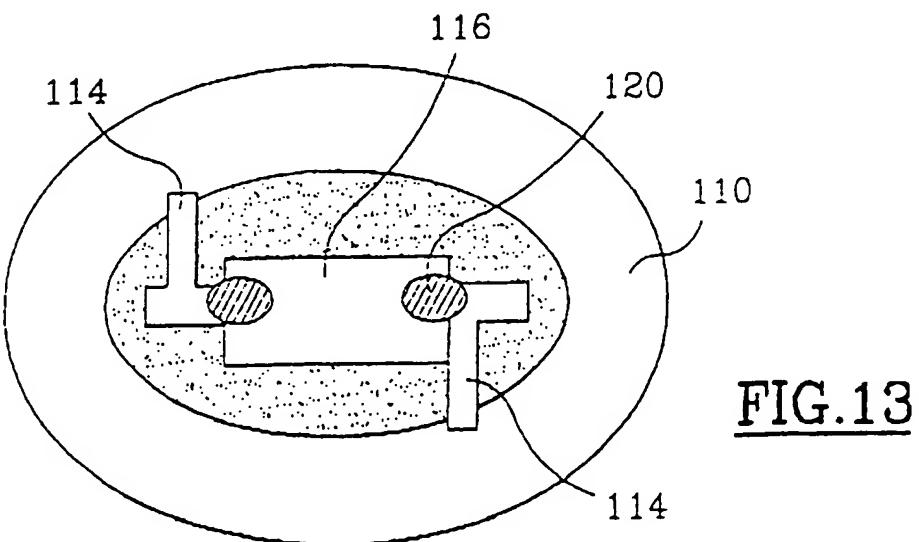
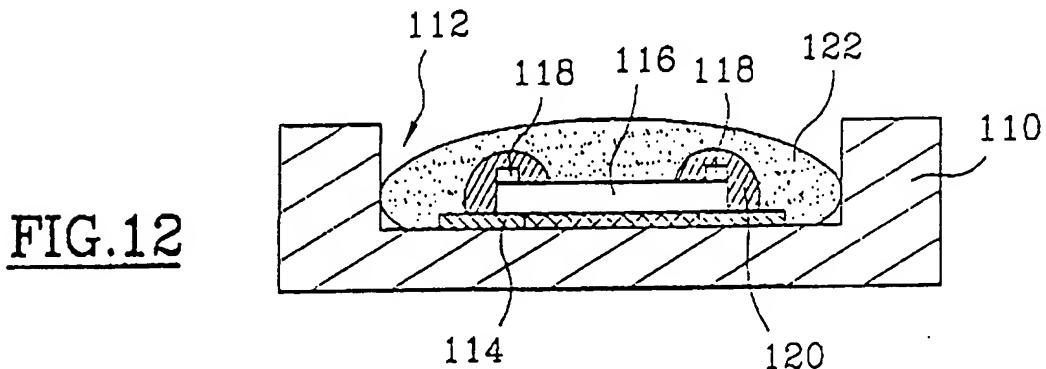


FIG.10



FIG.11

RAPPORT DE RECHERCHE  
PRELIMINAIRE

établi sur la base des dernières revendications  
déposées avant le commencement de la recherche

N° d'enregistrement  
national

FA 553632  
FR 9704093

DOCUMENTS CONSIDERES COMME PERTINENTS		Revendications concernées de la demande examinée
Catégorie		
A	FR 2 624 284 A (SGS THOMSON MICROELECTRONICS) * page 4 - page 8; figure 1 * ---	1-19
A	DE 43 25 458 A (ORGA BOND TECHNIK GMBH) * colonne 2, ligne 38 - colonne 3, ligne 51; figures 1,2 * ---	1-19
A	EP 0 762 323 A (GIESECKE & DEVRIENT GMBH) * colonne 6, ligne 7 - colonne 7, ligne 41; figures 6,7 * -----	1-3
		DOMAINES TECHNIQUES RECHERCHES (Int.Cl.6)
		G06K
2	Date d'achèvement de la recherche	Examinateur
	27 avril 1998	Degraeve, A
CATEGORIE DES DOCUMENTS CITES		
X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : pertinent à l'encontre d'au moins une revendication ou arrière-plan technologique général O : divulgation non-écrite P : document intercalaire		
T : théorie ou principe à la base de l'invention E : document de brevet bénéficiant d'une date antérieure à la date de dépôt et qui n'a été publié qu'à cette date de dépôt ou qu'à une date postérieure. D : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant		